

Stanciu Alexandra

Date personale:

Adresă: Str. Octavian Goga nr. 28, sc. C, ap. 8

Telefon: 0766 68 14 17

Email: ale.stanciu@gmail.com

Data nașterii: 9.11.1988

Educație:

2013 - prezent: studii de doctorat

Universitatea *Transilvania* din Brașov

Facultatea de Inginerie Electrică și Știința Calculatoarelor

Conducător științific: prof. dr. ing. Florin MOLDOVEANU

Contribuții la securizarea datelor în sistemele pe chip folosind circuite PUF

31 Mai – 5 Iunie 2015: Certificat de absolvire

Summer school on real-world crypto and privacy, Croatia, Sibenik

26 Ianuarie – 29 Ianuarie

Criptografie și securitatea sistemelor; proiectare, vulnerabilități; verificare, Universitatea Politehnică Timișoara, Facultatea de Automatică și Calculatoare

2011-2013: diplomă de absolvire Master în Sisteme Electronice și de Comunicații Integrate, media 9.84

Universitatea *Transilvania* din Brașov

Facultatea de Inginerie Electrică și Știința Calculatoarelor

Specializarea: Sisteme Electronice și de Comunicații Integrate

2011-2013: diplomă de absolvire Program multi-regional de studii masterale în domeniul eActivități, POSDRU/86/1.2/S/54956

Universitatea *Transilvania* din Brașov

Facultatea de Inginerie Electrică și Știința Calculatoarelor

2007-2011: diplomă de absolvire studii licență în domeniul Calculatoare, șef promoție

Universitatea *Transilvania* din Brașov

Facultatea de Inginerie Electrică și Știința Calculatoarelor

Specializarea: Calculatoare

2003-2007: liceu, media 9.63

Colegiul Național Dr. Ioan Meșotă, matematică informatică, informatică intensiv

2007 – Atestat profesional: Competențe de operare pe calculator și de programare

2006 – Curs Oracle – Sql –Atestat Online

Experiență profesională:

Octombrie 2013 ÷ Iunie 2016

Bursă de cercetare din partea Siemens SRL, Brașov, România, Departamentul Corporate Technology

Octombrie 2010 ÷ prezent: predare laboratoare: Microprocesoare, Arhitecturi de procesoare și controllere, Analiza și sinteza circuitelor numerice, Electronică digitală

Universitatea *Transilvania* din Brașov

Facultatea de Inginerie Electrică și Știința Calculatoarelor

Specializarea: Calculatoare, Electronică Aplicată, Automatică și Tehnologia Informației

August 2010 ÷ Octombrie 2013

Bursă de studiu din partea Siemens SRL, Brașov, România, Departamentul Corporate Technology

Iunie 2009 ÷ Octombrie 2009

Practică de vară, Pentalog Brașov

Limbi străine:

Engleză

Domenii de interes:

Securitate/Criptografie

Arhitectura și organizarea microprocesoarelor

Arhitectura și Organizarea calculatoarelor

Proiectare și verificare circuite integrate, VLSI

Sisteme pe chip

Competențe IT:

Programare: C/C++, limbaje de descriere hardware: Verilog, VHDL

FPGA prototyping: design, implementation, functional verification, debug

Cunoștințe de: Proiectare VLSI, FPGA, Sisteme pe chip, Electronică digitală, Arhitectura și Organizarea Calculatoarelor, Arhitectura și Organizarea Microprocesoarelor

- Premii
Concursuri:** și **Mai 2013: Premiul II**, Sesiunea de Comunicări Științifice Studentești, Universitatea Transilvania Brașov cu proiectul: Generarea unui identificator unic pentru circuitele FPGA.
- Mai 2011: Premiul I**, Sesiunea de Comunicări Științifice Studentești, Universitatea Transilvania Brașov și **Mențiune** la concursul internațional Digilent Design Contest cu proiectul: Implementation of an AVR instruction set compatible microprocessor.
- Mai 2010: Premiul III**, Sesiunea de Comunicări Științifice Studentești, Universitatea Transilvania Brașov cu proiectul: Snake Game implemented on FPGA.
- Iunie 2009: Premiul II**, ITChallenge 1.0, Brașov cu două jocuri implementate în Java: Touch Popper și Dame.
- Publicații
importante:** **2016:** A. Stanciu, M. Cîrstea, F.D. Moldoveanu, Analysis and Evaluation of PUF-based SoC Designs for Security Applications, IEEE Transactions on Industrial Electronics, FI: 1.6.
- 2012:** Z. Gaspar, R. Coliban, A. Stanciu, Sisteme pe bază de microprocesor, Implementări pe placa de dezvoltare Xilinx Spartan 3E, Ed. Universității Transilvania din Brașov, ISBN 978-606-19-0122-7.
- 2010:** A. Stanciu, Z. Gaspar, Emulation of the Arduino board on FPGA board, FPGA World 2010 Conference, Munchen, Germania.
- Îndrumare proiecte
studentii:** **2016: Premiul II**, Sesiunea de Comunicări Științifice Studentești, Universitatea Transilvania Brașov
Student: Dinu Alexandru, anul IV, specializarea Electronică Aplicată
Proiect: Implementarea algoritmului JPEG pe FPGA folosind reconfigurabilitate parțială
- 2015: Premiul II**, Sesiunea de Comunicări Științifice Studentești, Universitatea Transilvania Brașov
Student: Dajka Zsolt, anul III, specializarea Electronică Aplicată
Proiect: Ceas Vorbitor implementat pe FPGA
- 2014-2015: Proiect: Sistem automatizat de testare SW embedded**
Am făcut parte din acest proiect constând în îndrumarea studenților de anul III în realizarea unor proiecte studentești cu scopul de a pune în practică cunoștințele teoretice dobândite la cursurile tehnice din programa facultății IESC. Studenții au fost premiați de către compania PREH.

