

INFORMAȚII PERSONALE

Cătălin Bogdan CIOBANU



📍 Brașov, România

☎ [+40374222222](tel:+40374222222)

✉ catalin.ciobanu@unitbv.ro

🌐 <https://www.unitbv.ro/contact/comunitatea-unitbv/4931-ciobanu-catalin-bogdan.html>

📅 Data nașt. _____ naționalitate Română

LOCUL DE MUNCA PENTRU CARE SE CANDIDEAZĂ POZIȚIA

Șef de lucrări, Facultatea de Inginerie Electrică și Știința Calculatoarelor, Universitatea Transilvania din Brașov
 Poziția 44

EXPERIENȚA PROFESIONALĂ

Oct 2020 – prezent	Șef de Lucrări, Universitatea Transilvania din Brașov, Facultatea de Inginerie Electrică și Știința Calculatoarelor
Oct 2019 – Sep 2020	Cadru didactic asociat, Universitatea Transilvania din Brașov, Facultatea de Inginerie Electrică și Știința Calculatoarelor
Apr 2020 – Mar 2021	High-Performance Data Engineer, Niometrics, Brașov, România
Sep 2018 – Sep 2020	Cercetător, Delft University of Technology, Olanda
Oct 2015 – Aug 2018	Cercetător, University of Amsterdam, Olanda Proiectul European EU2020 EXTRA (Exploiting eXascale Technology with Reconfigurable Architectures)
Mai 2015 – Sep 2015	Cercetător PostDoctoral, Delft University of Technology, Olanda
Mao 2013 – Apr 2015	Cercetător PostDoctoral, Chalmers University of Technology, Suedia FASTER ("Facilitating Analysis and Synthesis Technologies for Effective Reconfiguration") project
Apr 2012 – Apr 2013	Asistent de Proiect, Chalmers University of Technology, Suedia Proiectul European FP7 FASTER ("Facilitating Analysis and Synthesis Technologies for Effective Reconfiguration")
Sep 2010 - Noi 2010, Sep 2009 - Noi 2009 Mar 2009	Asistent didactic, Delft University of Technology, Olanda System Programming in C Computer Systems
Apr 2008 - Iun 2008, Apr 2007 - Iun 2007	Programming with C++
Sep 2008 - Noi 2008, Sep 2007 - Noi 2007	Java and Object-Oriented Design
Mar 2005 – Aug 2005	Siemens Program and System Engineering, Brașov, România
Sep 2003 – Aug 2005	UTI Grup, Brașov, România

EDUCAȚIE ȘI FORMARE

Apr 2007 – Mar 2013	Doctorat, Ingineria Calculatoarelor Delft University of Technology, Olanda Proiect Scalable computer ARCHitecture (SARC) Teza: Customizable Register Files for Multidimensional SIMD Architectures
---------------------	---

Sep 2005 – Apr 2007	Master, Ingineria Calculatoarelor Delft University of Technology, Olanda Teza: "Customized Vector Instruction Set Architecture"
Sep 2001 – Aug 2006	Diplomă de inginer Inginerie Electrică și Știința Calculatoarelor, profilul Electronic, specializarea Electronică Aplicată Universitatea Transilvania, Brașov, România Teza: "Advanced Vector Computer Architectures – Specialized Instruction Set Extensions"
Sep 1997 – Iun 2001	Liceul de Informatică, Brașov, România

COMPETENTE PERSONALE

Limba maternă Română

Alte limbi străine cunoscute

INTELEGERE

VORBIRE

SCRIERE

	Ascultare	Citire	Participare la conversație	Discurs oral	
Engleză	C2	C2	C2	C2	C2
Olandeză	A1	A1	A1	A1	A1
Franceză	A1	A1	A1	A1	A1

Competențe de comunicare

- **Vorbit în public:** prezentări la conferințe, simpozioane
- **Abilități de comunicare scrisă și verbală:** redactarea și prezentarea materialelor la curs și laborator
- **Prezentare și negociere:** prezentarea propunerilor pentru formarea consorțiilor proiectelor europene, negocierea bugetelor proiectelor naționale și europene

Competențe organizatorice/manageriale

- **Leadership:** Work Package Leader în proiecte europene
- **Bune abilități de time management** deprinse în urma participării în mai multe proiecte europene
- **Gândire critică:** analiza sistemelor complexe și a documentațiilor și identificarea punctelor ce pot fi îmbunătățite

Competențe dobândite la locul de muncă

- **Lucrul în echipă:** colaborarea cu colegii pentru implementarea proiectelor complexe
- **Aptitudini analitice:** analizarea datelor și informațiilor pentru rezolvarea problemelor complexe
- **Rezolvarea problemelor:** folosirea competențelor pentru a rezolva probleme complexe

Competențe informatice

- **Programarea Calculatoarelor:** C, C++, CUDA, .NET, C#, Java, FoxPRO, Pascal, Delphi, Bash, Assembly (x86, MIPS, PowerPC, Cell)
- **Design și Verificare de Hardware Digital:** Verilog, System Verilog, VHDL
- **Sisteme de operare:** Linux, Microsoft Windows, MacOS
- **Pachete software specializate:** GCC, Visual Studio, Eclipse, ModelSim, Synplify, Xilinx ISE, Synopsys Design Compiler, Eclipse, Matlab, LaTeX, Microsoft Office, Libre Office, Visio, Photoshop

Permis de conducere

- A, B, C

INFORMATII SUPLIMENTARE

Experiența cu Proiecte Europene de Cercetare

Sep 2015 – Aug 2017	Co-Principal Investigator, Exploiting eXascale Technology with Reconfigurable Architectures (EXTRA) proiect H2020-FETHPC, 4 Milioane de Euro Contribuție UE, www.extrahpc.eu/
Noi 2014 – Apr 2015	Cercetător PostDoctoral, Green Computing Node for European micro-servers (EUROSERVER) FP7-ICT, 8.6 Milioane de Euro Contribuție UE, www.euroserver-project.eu/
Noi 2013 – Oct 2014	Cercetător PostDoctoral, Empowering Young Explorers (EYE) FP7-ICT, 1.2 Milioane de Euro Contribuție UE, www.fet-eye.eu/
Apr 2012 – Noi 2014	Cercetător PostDoctoral Facilitating Analysis and Synthesis Technologies for Effective Reconfiguration (FASTER) FP7-ICT, 2.8 Milioane de Euro Contribuție UE, www.fp7-faster.eu/
Apr 2007 – Dec 2009	Doctorand, Scalable computer ARCHitecture (SARC) • FP6-IST, 8 Milioane de Euro Contribuție UE, www.sarc-ip.org

Concursuri și Distincții
Mai 2018

Apr 2007 – Mar 2009

Sep 2005 – Aug 2006

May 2001

Best paper award la Reconfigurable Architectures Workshop, Vancouver, Canada
pentru articolul "MAX-PolyMem: High-Bandwidth Polymorphic Parallel Memories for DFEs"

Netherlands Organization for International Cooperation in Higher Education (Nuffic)

Bursă de 2 ani pentru doctorat acordată studenților internaționali de top care au absolvit Masterul în
Olanda

Bursă UE Socrates, pentru studiul în străinătate

Bursă de 1 an pentru finalizarea lucrării de diplomă la Delft University of Technology, Olanda

American Computer Science League (ACSL)

Etapa finală a concursului de programare All-Star Contest, Miami, Florida, SUA

22.12.2022

(Cătălin Bogdan CIOBANU)

